

mardi 7 juin 2022

HEURES	ÉVÉNEMENT
08:30 - 09:00	Accueil
09:00 - 09:30	Ouverture des journées (Amphithéâtre ENSIBS)
09:30 - 10:30	Invité (Amphithéâtre ENSIBS)
09:30 - 10:30	› The upcoming wall of software complexity in computational sciences - <i>Vincent Reberdy, Laboratoire d'Annecy de Physique des Particules</i>
10:30 - 11:00	Pause café
11:00 - 12:30	Session GT CLAP (D010)
11:00 - 11:30	› Modern Compiler Technology to Optimize Code from Ionic Models - <i>Tiago Trevisan Jost, Laboratoire des sciences de l'ingénieur, de l'informatique et de l'imagerie</i>
11:30 - 12:00	› Macle : un langage dédié à l'accélération de programmes OCaml sur FPGA - <i>Loic Sylvestre, LIP6</i>
12:00 - 12:30	› Optimisations dans le compilateur formellement vérifié CompCert - <i>David Monniaux, VERIMAG</i>
11:00 - 12:30	Session GT HIFI (A105)
11:00 - 11:30	› Business Processes Meet Spatial Concerns: the sBPMN Verification Framework - <i>Pascal Poizat, Université Paris Nanterre</i>
11:30 - 12:00	› Philosophers may Dine - Definitely! - <i>Safouan Taha, Laboratoire Méthodes Formelles</i>
12:00 - 12:30	› Formal Methods in Practice: Model Checking in the Railway Industry - <i>Nicolas Aucouturier, Prover Technology</i>
11:00 - 12:30	Atelier Préparation au Concours CNRS (Amphithéâtre ENSIBS)
11:00 - 12:30	› Atelier de préparation aux concours CNRS - <i>Catherine Dubois, Dubois</i>
12:30 - 14:00	Déjeuner
14:00 - 15:30	Session GT Eco-Responsable (D010)
14:00 - 15:30	Session GT GLIA (A105)
14:00 - 14:30	› What's new about Wise Object - <i>Flavien Vernier, Laboratoire d'Informatique, Systèmes, Traitement de l'Information et de la Connaissance</i>
14:30 - 15:00	› Adversarial retraining pour les systèmes configurables - <i>Paul Temple, PReCISE research center, University of Namur</i>
15:00 - 15:30	› Extraction de la variabilité depuis les schémas de données des entrées/sorties de simulateurs de systèmes d'aide à la décision dans le domaine agricole - <i>Thomas Georges, Laboratoire d'Informatique de Robotique et de Microélectronique de Montpellier</i>
15:30 - 16:00	POSTER/DEMO - Nicolas Magaud
15:30 - 16:00	› A Contract and Facet Based Method for Modelling and Verification of Heterogeneous Systems - <i>A. Abdelkader Khouass, Nantes University</i>
15:30 - 16:00	› A qualitative pilot for complex systems simulation - <i>Baptiste Gueuziec, CEA - Frédéric Boulanger, Laboratoire Méthodes Formelles - Jean-Pierre Gallois, CEA</i>
15:30 - 16:00	› ADT4HPC: Algebraic Data Types for High Performance Computing - <i>Thaïs Baudon, LIP</i>

HEURES	ÉVÉNEMENT
15:30 - 16:00	› ClassName Distribution Visualization: detecting inconsistencies in class names - <i>Nour Jihene Agouf - Inria Lille - Nord Europe</i>
15:30 - 16:00	› Ensuring open and scalable interoperability for smart information system - <i>Boubou Thiam NIANG, DISP, EA4570, 69676 Bron, France</i>
15:30 - 16:00	› Fédération de modèles, une solution d'assemblage de modèles pour l'interopérabilité de sources d'information hétérogènes : l'approche FML / Openflexo - <i>Sylvain Guérin, ensta bretagne</i>
15:30 - 16:00	› Guaranteeing Timed Opacity using Parametric Timed Model Checking - <i>Dylan Marinho, Université de Lorraine, LORIA</i>
15:30 - 16:00	› Mitten, A Scenario-Based Consensus Protocols Testing Tool - <i>Çagdas Bozman, Functori</i>
15:30 - 16:00	› Model-driven deployment of Digital Twins for Smart Environments - The Human at home projecT case study - <i>Caroline Cao, Lab-STICC, UMR CNRS 6285</i>
15:30 - 16:00	› Time-Traveling Queries for Faster Debugging and Program Comprehension - <i>Maximilian Ignacio Willebrinck Santander, Steven Costiou, Anne Etien, Stéphane Ducasse</i>
15:30 - 16:00	Pause café
16:00 - 18:00	Session Prix de Thèse (A105) - Pascal Poizat
18:00 - 19:00	Réunion Resp. GT et comité scientifique (D010)

mercredi 8 juin 2022

HEURES	ÉVÉNEMENT
08:30 - 09:00	Accueil
09:00 - 10:30	Invité (Amphithéâtre ENSIBS) - Jérémy Buisson
09:00 - 10:00	› Du génie logiciel pour le domaine militaire - <i>Jérémy Buisson, Centre de recherche des écoles de Saint-Cyr Coëtquidan [Guer], Institut de Recherche en Informatique et Systèmes Aléatoires</i>
10:30 - 11:00	Pause café
11:00 - 12:30	AFADL (Amphithéâtre ENSIBS) - Modélisation (Chair : Pascal Poizat)
11:00 - 11:20	› xDSLs dirigés par les Modèles Formels : Tour d'horizon de l'outil Meeduse - <i>Akram Idani, Laboratoire d'Informatique de Grenoble</i>
11:30 - 11:45	› An Incremental Model-Based Design Methodology to Develop CPS with SysML/OCL/Reo - <i>Perla Tannoury, Franche-Comté Électronique Mécanique, Thermique et Optique - Sciences et Technologies (UMR 6174)</i>
12:00 - 12:20	› Spécification semi-formelle et formelle d'une application de télé-réhabilitation : retour d'expérience - <i>Farid ARFI, EuroMov - Digital Health in Motion</i>
11:00 - 12:30	Session GT YODA (D010)
11:00 - 12:00	› Models and Verification for Composition and Reconfiguration of Web of Things Applications - <i>Gwen Salaün, Univ. Grenoble Alpes, CNRS, Grenoble INP, Inria, LIG</i>
12:00 - 12:30	› Reusability of Autonomic Controllers in High Performance Computing - <i>Quentin Guilloteau, Université Grenoble Alpes, Inria, CNRS, Grenoble INP, LIG</i>
11:00 - 12:30	CAL (A105)

HEURES	ÉVÉNEMENT
12:30 - 14:00	Déjeuner
14:00 - 15:30	Session AFADL & MTV2 (Amphithéâtre ENSIBS)
14:00 - 14:25	› Test aléatoire et énumératif pour OCaml et Why3 - <i>Alain Giorgetti, Franche-Comté Électronique Mécanique, Thermique et Optique - Sciences et Technologies (UMR 6174) - Jérôme Ricciardi, CEA - List, Laboratoire Méthodes Formelles</i>
14:25 - 14:50	› De l'adaptation de Caseine pour l'évaluation des tests des étudiants - <i>Yves Ledru</i>
14:50 - 15:05	› Présentation des résultats du Projet ANR AAPG 2018 – PHILAE From Model-Based Testing to Cognitive Test Automation - <i>Roland Groz</i>
15:10 - 15:30	› Analyse automatisée de binaires à la recherche de vulnérabilités matérielles - <i>Théo De Castro Pinto, Laboratoire Bordelais de Recherche en Informatique</i>
14:00 - 15:30	Session GT Debugging (D010)
14:00 - 14:15	› Bug Stories - <i>Steven Costiou, CRISAL</i>
14:15 - 14:30	› SciHook: A Language-Agnostic Python-Based Instrumentation Library for Scientific Computing - <i>Benoit Combemale, Diverse</i>
14:30 - 15:00	› Debugage du compilateur C vérifié CompCert - <i>David Monniaux, VERIMAG</i>
15:00 - 15:30	› Debuggable test cases for domain-specific models - <i>Gerson Sunyé, NaoMod - Nantes Software Modeling Group</i>
14:00 - 15:30	CAL (A105)
15:30 - 16:00	Pause café
16:00 - 17:30	Session Nouvelles du CNRS (Amphithéâtre ENSIBS) - <i>Anne Siegel</i>
18:15 - 18:15	Départ vers le port - Départ vers le port pour l'excursion du soir
19:00 - 23:55	Départ du port - - Promenade en mer + dîner

jeudi 9 juin 2022

HEURES	ÉVÉNEMENT
08:30 - 09:00	Accueil
09:00 - 10:30	Invité (Amphithéâtre ENSIBS) - <i>Gwen Salaün</i>
10:30 - 11:00	Pause café
11:00 - 12:30	AFADL (Amphithéâtre ENSIBS) - Vérification de systèmes (Chair : <i>Aurélié Hurault</i>)
11:00 - 11:20	› Etude comparative des méthodes pour la vérification des systèmes cyber-physiques basés machine learning - <i>Arthur Clavière - Collins Aerospace</i>
11:30 - 11:50	› Vérification formelle d'une carte à puce pour une certification Critères Communs - <i>Nikolai Kosmatov - Thales Research and Technology</i>
11:00 - 12:30	Atelier Practical Debugging (D010) - <i>Steven Costiou</i>

HEURES	ÉVÉNEMENT
11:00 - 12:30	› Practical Debugging: a hands on tutorial with Pharo - <i>Maximilian Ignacio Willebrinck Santander, CRISTAL</i> - <i>Steven Costiou, CRISTAL</i>
11:00 - 12:30	Atelier Dissémination (A105) - Mathieu Acher
11:00 - 12:30	› Dissémination en science du logiciel - <i>Mathieu Acher</i> - <i>Diversity-centric Software Engineering</i>
12:30 - 14:00	Déjeuner
14:00 - 15:30	Session AFADL & LVP (Amphithéâtre ENSIBS) - Alain Giorgetti et Julien Signoles
14:00 - 14:30	› Knit&Frog: Pattern matching compilation for custom memory representations - <i>Thaïs Baudon, Laboratoire de l'Informatique du Parallélisme</i>
14:30 - 15:00	› Typage avancé de langages dynamiques - <i>Mickaël Laurent, Université Paris Cité</i>
15:00 - 15:30	› Vérification de l'algorithme de calcul des ordres d'appel dans Parcoursup - <i>Hugo Gimbert, Laboratoire Bordelais de Recherche en Informatique</i>
14:00 - 15:30	Session GT IE & AFSEC (D010) - Régine Laleau
14:00 - 14:45	› Automatic Support for Requirements Validation - <i>Rabéa Ameer-Boulifa, Télécom Paris</i>
14:45 - 15:30	› Couplage des approches MBSE et MDAO pour le dimensionnement d'une batterie de drone - <i>Ombeline Aiello, Institut Supérieur de l'Aviation et de l'Espace, DTIS, ONERA [Toulouse]</i>
15:30 - 16:00	Pause café
16:00 - 17:30	AFADL (Amphithéâtre ENSIBS) - Systèmes temporisés (chair : Akram Idani)
16:00 - 16:20	› Étude de propriétés d'opacité temporisée à l'aide de vérification temporisée paramétrée - <i>Dylan Marinho, Laboratoire Lorrain de Recherche en Informatique et ses Applications</i>
16:30 - 16:50	› Illustration de spécifications temporisées paramétrées sur des signaux continus - <i>Etienne André, Laboratoire Lorrain de Recherche en Informatique et ses Applications</i>
16:00 - 17:30	Session GT IE & AFSEC (D010) - Régine Laleau
16:00 - 16:45	› Spécification formelle de systèmes cyber-physiques et Ingénierie système assistée par la simulation - <i>Thuy Nguyen, EDF</i>
17:30 - 18:30	AG (Amphithéâtre ENSIBS) - Mireille Blay-Fornarino & Catherine Dubois

vendredi 10 juin 2022

HEURES	ÉVÉNEMENT
08:30 - 09:00	Accueil
09:00 - 10:30	Session GLSEC (D010)
09:00 - 10:30	Session GT IDM (A105)
09:00 - 09:30	› Self-Adaptable Languages - <i>Gwendal Jouneaux, Université de Rennes 1</i>
09:30 - 10:00	› Les notions clés de l'assistance à la modélisation logicielle - <i>Maxime Savary-Leblanc, Centre de Recherche en Informatique, Signal et Automatique de Lille - UMR 9189, Inria</i>

HEURES	ÉVÉNEMENT
10:00 - 10:30	› Moose : une plate-forme IDM pour l'exploration et la visualisation de programmes et de modèles - <i>Vincent Aranega, CRISTAL</i>
10:30 - 11:00	Pause café
11:00 - 12:30	Session GT VL (D010)
11:00 - 11:30	› Empirical Assessment of Multimorphic Testing - <i>Paul Temple, University of Namur</i>
11:30 - 12:00	› Rotten green tests in Java, Pharo and Python - <i>Vincent Aranega, CRISTAL</i>
12:00 - 12:30	› Breaking bad? Semantic versioning and impact of breaking changes in Maven Central - <i>Thomas Degueule, Laboratoire Bordelais de Recherche en Informatique</i>
12:30 - 13:45	Déjeuner



CCSD...

