

**lundi 5 juin 2023****HEURES ÉVÉNEMENT**

12:00 - 13:45	Accueil et déjeuner - Accueil et déjeuner
13:45 - 14:00	Ouverture des journées (Amphithéâtre TA) - Direction GDR
14:00 - 15:00	software supply chain (Amphithéâtre TA) - Benoit Baudry - PNRB
15:00 - 16:00	GT IDM (TD2) - Ingénierie Dirigée par les Modèles
15:00 - 15:35	› Ongoing Work on Domain-Specific Modeling for Early Design Evaluation with the Help of Formal Methods for Correctness and Completeness Guarantees - <i>Gurvan Le Guernic, DGA Maîtrise de l'information &amp; Université de Rennes</i>
15:35 - 16:00	› FaST: A Model-Driven Framework For Efficient Visualization Of Large-Scale Time Series - <i>Manele Ait Habouche, Université de Bretagne Occidentale - UFR Sciences et Techniques</i>
15:00 - 16:00	GT VL (Amphithéâtre TA) - Vitesse Logicielle
15:00 - 15:30	› HyperAST: Enabling Efficient Analysis of Software Histories at Scale - <i>Quentin Le Dilavrec, Institut de Recherche en Informatique et Systèmes Aléatoires</i>
15:30 - 16:00	› Une théorie des organisations communautaires de maintenance de paquets - <i>Théo Zimmerman, Télécom Paris</i>
16:00 - 16:30	Pause café (Amphithéâtre TA)
16:30 - 17:30	GT IDM (TD2) - Ingénierie Dirigée par les Modèles
16:30 - 17:10	› Model-Aided Engineering of Cyber-Physical and Socio-Technical Systems - <i>Thuy Nguyen, EDF</i>
17:10 - 17:25	› Collaborative Security-by-Design Platform with Model-Driven Engineering approach - <i>Othmane El Karmy, Université Toulouse - Jean Jaurès</i>
16:30 - 17:30	GT VL (Amphithéâtre TA) - Vitesse Logicielle
16:30 - 17:00	› On the Benefits and Limits of Incremental Build of Software Configurations: An Exploratory Study - <i>Georges Aaron Randrianaina, Institut de Recherche en Informatique et Systèmes Aléatoires</i>
17:00 - 17:30	› Guiding Feature Models Synthesis from User-Stories: An Exploratory Approach - <i>Thomas Georges, Laboratoire d'Informatique de Robotique et de Microélectronique de Montpellier</i>
16:30 - 18:30	GT HiFi (TD2) - Méthodes Formelles et Programmation Haute Fidélité pour Systèmes Critiques Émergents
16:30 - 17:00	› Stimulus : un langage de programmation synchrone à contrainte appliqué à la simulation d'exigences temps-réel fonctionnelles - <i>Bertrand JEANNET, 3DS</i>
17:00 - 17:30	› 10 ans de Precision Tuning - <i>Matthieu Martel, Université Perpignan Via Domitia</i>
20:30 - 22:30	Debate in pub (by Eclipse) - Delirium cafe - Eclipse

**mardi 6 juin 2023****HEURES ÉVÉNEMENT**

09:00 - 10:30	Sustainable Digitalization: Why we need to shift away from Big Tech business models (ICT4S) (Diapason) - <i>Hugues Ferreboeuf - Diapason</i>
10:30 - 11:00	Pause café (Amphithéâtre TA)
11:00 - 12:30	Nouvelles du CNRS (Amphithéâtre TA) - <i>Olivier Serre</i>
12:30 - 14:00	Déjeuner (Amphithéâtre TA)
14:00 - 16:00	GT IE (TD2) - Ingénierie des Exigences
14:00 - 14:30	› Fouille des avis d'applications bilingues avec des modèles pré-entraînés et ChatGPT - <i>Jialiang Wei, IMT Mines Ales</i>
14:30 - 15:00	› Exigences et conception globale de l'avion et sa chaîne d'assemblage - <i>Anouck Chan, ONERA / DTIS / Université de Toulouse</i>

**HEURES ÉVÉNEMENT**

15:00 - 15:30	› Validations d'exigences au plus tôt - <i>Jean-Michel Bruel, IRIT</i>
15:30 - 16:00	› Les défauts dans la spécification du logiciel de commande du LGS (Landing Gear System) - <i>Thuy Nguyen, EDF</i>
14:00 - 16:00	MTV2-AFADL (Amphithéâtre TA) - Méthodes de test pour la validation et la vérification + AFADL
14:00 - 14:05	› Ouverture - <i>Natalia Kushik, Télécom SudParis</i>
14:05 - 14:35	› Pairwise Testing Revisited for Structured Data with Constraints - <i>Hélène Waeselynck, LAAS-CNRS</i>
14:35 - 15:00	› On race detection in distributed systems using state models - <i>Evgenii Vinarskii, Télécom SudParis, Institut Polytechnique de Paris</i>
15:00 - 15:30	› Energy Büchi Problems - <i>Uli Fahrenberg, LRE, EPITA</i>
15:30 - 16:00	› Un support efficace des critères de couverture de test avancés pour Klee - <i>Nikolai Kosmatov, Thales Research &amp; Technology</i>
14:00 - 16:00	GT GLIA (TD6) - Génie Logiciel et Intelligence Artificielle
14:00 - 14:30	› MLinter: Learning Coding Practices from Examples - Dream or Reality? - <i>Corentin Latappy, LaBRI</i>
14:30 - 15:00	› Performance prediction of configurable systems using machine learning - <i>Paul Temple, IriSa</i>
15:00 - 15:30	› Benchmarks for ML4Code - <i>Romain Robbes, LaBri</i>
16:00 - 17:00	Pause posters et démos (Amphithéâtre TA)
16:00 - 17:00	Posters et DEMO
16:00 - 17:00	› A Collaborative Security-by-Design approach using Model-Driven Engineering - <i>Othmane El Karmy, Institut de recherche en informatique de Toulouse - Sophie Ebersold, Institut de recherche en informatique de Toulouse - nan messe, Institut de recherche en informatique de Toulouse - Mahmoud El Hamlaoui, Institut de recherche en informatique de Toulouse - Mahmoud Nassar, Institut de recherche en informatique de Toulouse</i>
16:00 - 17:00	› An extensible production-level debugger - <i>Adrien Vanègue, Inria Lille - Nord Europe</i>
16:00 - 17:00	› Analyse statique incrémentale pour la vérification de programmes par interprétation abstraite - <i>Mamy Razafintsialonina, Laboratoire d'Intégration des Systèmes et des Technologies</i>
16:00 - 17:00	› Animation of formal specifications of information systems with RoZ and JazaGUIv3 (demo) - <i>Yves Ledru, Validation de Systèmes, Composants et Objets logiciels</i>
16:00 - 17:00	› FML : un langage d'assemblage de modèles pour l'interopérabilité sémantique de sources d'information hétérogènes - <i>Sylvain Guérin, École Nationale Supérieure de Techniques Avancées Bretagne</i>
16:00 - 17:00	› From processes to automata: compactification theorem - <i>Benoît Ballenghien, Laboratoire Méthodes Formelles</i>
16:00 - 17:00	› HyperAST: Analyser efficacement de grands historiques de code - <i>Quentin Le Dilavrec, Institut de Recherche en Informatique et Systèmes Aléatoires - Djamel Eddine Khelladi, Institut de Recherche en Informatique et Systèmes Aléatoires - Arnaud Blouin, Institut de Recherche en Informatique et Systèmes Aléatoires - Jean-Marc Jézéquel, Institut de Recherche en Informatique et Systèmes Aléatoires</i>
16:00 - 17:00	› Interoperability and formal semantic proofs - <i>Amélie Ledein, Laboratoire Méthodes Formelles, Inria, Deducteam</i>
16:00 - 17:00	› Revealing contextuality of quantum configurations with a SAT solver - <i>Axel Muller - Université de Franche-Comté, CNRS, institut FEMTO-ST</i>
16:00 - 17:00	› Safe Dynamic Reconfiguration of Concurrent Component-based Applications - <i>Salman Farhat, Inria Lille - Nord Europe</i>
16:00 - 17:00	› Simplify interactions with models in MDE through instrumentation of model-based applications - <i>Asbathou Biyalou-Sama, Centre de Recherche en Informatique, Signal et Automatique de Lille - UMR 9189</i>
17:00 - 18:30	Prix de thèse (Amphithéâtre TA)
20:00 - 23:00	Banquet - La Halle de la Brasserie

**mercredi 7 juin 2023****HEURES ÉVÉNEMENT**

09:30 - 10:30	Revisiting Program Analysis through the Security Lens (Amphithéâtre TA) - Sébastien Bardin - PNRB
10:30 - 11:00	Pause café (Amphithéâtre TA)

**HEURES ÉVÉNEMENT**

11:00 - 12:30	GT GLSec (TD2) - Salah Sadou (IRISA, UBS)
11:00 - 11:30	› Collaborative Security-by-Design Platform with Model-Driven Engineering approach - <i>Othmane El Karm, IRIT</i>
11:30 - 12:00	› Améliorer la confiance dans la chaîne d'approvisionnement du logiciel avec les gestionnaires de paquets fonctionnels et la compilation reproductible - <i>Julien Malka, Telecom Paris</i>
12:00 - 12:30	› Feature-based software architecture analysis to identify safety and security interactions - <i>Oum El Kheir Aktouf, LCIS</i>
11:00 - 12:20	AFADL (Amphithéâtre TA)
11:00 - 11:20	› Décider la contextualité de configurations quantiques avec un solveur SAT - <i>Axel Muller, Université de Franche-Comté, CNRS, Institut FEMTO-ST</i>
11:20 - 11:50	› Vérification de propriétés interactives sur des systèmes réactifs interactifs - <i>Cécile Marcon, Institut Supérieur de l'Aéronautique et de l'Espace</i>
11:50 - 12:20	› Vérification de modèles relationnels et temporels avec Pardinus - <i>David Chemouil, ONERA DTIS, Université de Toulouse - Alcino Cunha, INESC TEC, University of Minho</i>
12:30 - 14:00	Déjeuner (Amphithéâtre TA)
14:00 - 15:15	Médaille d'argent CNRS 2023 (Amphithéâtre TA) - Sandrine Blazy - PNRB
15:15 - 15:45	Pause café (Amphithéâtre TA)
15:45 - 17:15	GT LVP AFADL (Amphithéâtre TA) - Langages et vérification de programmes + AFADL
15:45 - 16:15	› Une logique de séparation de haut niveau pour l'espace de tas en présence d'un glaneur de cellule - <i>Alexandre Moine, Inria</i>
16:15 - 16:45	› Génération automatique de tests d'égalité corrects en Coq, en pratique - <i>Jean-Christophe Léchenet, INRIA</i>
16:45 - 17:15	› Nondeterministic, Recursive, and Impure Programs in Coq - <i>Ludovic Henrio, LIP</i>
17:15 - 18:30	AG du GDR GPL (temps d'échanges) (Amphithéâtre TA)
18:30 - 21:30	Food Trucks @ Diapason & Art Performance (by Disnovation) - Food Trucks @ Diapason & Art Performance (by Disnovation)

**jeudi 8 juin 2023****HEURES ÉVÉNEMENT**

09:00 - 10:30	Global warming : The need for a new model of development and the key role of higher education (ICT4S) (Diapason) - Jean Jouzel - Diapason
10:30 - 11:00	Pause café (Amphi P ISTIC)
11:00 - 12:30	GT CLAP (i50 ISTIC) - Compilation, Langages, Analyses, Parallélisme
11:00 - 11:30	› RT-DFI : Optimizing Data-Flow Integrity for Real-Time Systems - <i>Nicolas Bellec, Pushing Architecture and Compilation for Application Performance</i>
11:30 - 12:00	› Polymorphic Types with Polynomial Sizes - <i>Jean-Louis Colaço, ANSYS</i>
12:00 - 12:30	› Co-optimizing Dataflow Graphs and Actors with MLIR - <i>Pedro Ciambra, Institut d'Électronique et des Technologies du numérique, Computer Systems Laboratory [Campinas]</i>
11:00 - 11:50	AFADL (Amphi P ISTIC)
11:00 - 11:20	› Cybersécurité pour les systèmes embarqués critiques à base d'Intelligence Artificielle - <i>Céline Bellanger, enac</i>
11:20 - 11:50	› Une approche pour inférer les expressions de calcul géométrique en modélisation à base topologique - <i>Romain Pascual, MICS, CentraleSupélec, Université Paris-Saclay</i>
12:30 - 14:00	Déjeuner (Amphi P ISTIC)
14:00 - 15:30	GT Debugging (i50 ISTIC)
14:00 - 14:30	› Finding Faults of Executable Models: Manually and Automatically - <i>Faezeh Khorram, Huawei Technologies</i>
14:30 - 15:00	› Protocol-Based Interactive Debugging for Domain-Specific Languages - <i>Josselin Enet, NaoMod</i>

**HEURES ÉVÉNEMENT**

15:00 - 15:30	› Prototypage IHM pour la défense : débogage et correctifs distribués à chaud et sans interruption de système collaboratifs en cours d'exécution - <i>Pierre Laborde, Thales DMS</i>
14:00 - 15:30	GT Logiciel Eco-Responsable (i51 ISTIC) - Adel Noureddine - Nous ferons le bilan des activités du GT depuis l'année dernière, présenterons les défis et les actions à venir, et discuterons avec la communauté pour planifier les travaux à venir.
14:00 - 15:10	AFADL (Amphi P ISTIC)
14:00 - 14:30	› Approche Formelle Dirigée par les Modèles pour la Collaboration de DSLs - <i>Salim Chehida, LIG, CNRS</i>
14:30 - 15:00	› Débogage Multivers de Modèles UML - <i>Matthias Pasquier, Ertosgener</i>
15:00 - 15:10	› Clôture - <i>Frédéric Mallet, Université Côte d'Azur</i>
15:30 - 16:00	Pause café (Amphithéâtre TA)
16:00 - 17:30	GT Debugging (i50 ISTIC)
16:00 - 16:30	› 2 Détection des anomalies d'ordonnement dans un système temps réel - <i>Blandine Djika, Laboratoire des sciences et techniques de l'information, de la communication et de la connaissance</i>
16:30 - 17:00	› Comment faciliter le processus de debugging en traçant la compilation - <i>Bruno Mateu, IMT Atlantique</i>
16:00 - 17:30	GT Logiciel Eco-Responsable (i51 ISTIC) - Adel Noureddine - Nous ferons le bilan des activités du GT depuis l'année dernière, présenterons les défis et les actions à venir, et discuterons avec la communauté pour planifier les travaux à venir.

**vendredi 9 juin 2023****HEURES ÉVÉNEMENT**

CCSD

